

Method for preventing CMOS data from being lost

Patent Number: TW436692
 Publication date: 2001-05-28
 Inventor(s): LI SHI-CHIN [TW]
 Applicant(s): MITAC INT CORP [TW]
 Requested Patent: TW436692
 Application Number: TW19980114397 19980831
 Priority Number(s): TW19980114397 19980831
 IPC Classification: G06F12/16
 EC Classification:
 Equivalents:

第 92113657 號
 初審引証附件

Abstract

A method for preventing CMOS data from being lost is disclosed. The method utilizes the CMOS data previously backed up in part memory blocks of the system BIOS ROM. When the CMOS data is lost and the even the user forgets the original configuration, the system user still can use backup data to easily restore the original CMOS data thereby avoiding the unnecessary disturbance. The present method comprises the steps of: after the system is powered on, performing a general power on self test; when a CMOS data loss is detected, and selecting a first data (stored in the CMOS data backup of the system flash BIOS ROM) or a second data (the CMOS data predefined in the BIOS) by the user to be loaded into the CMOS; subsequently, continuing the rest of the power on self test. In addition, the user is able to select whether the current CMOS data is backed up to the system flash BIOS ROM.

Data supplied from the esp@cenet database - 12

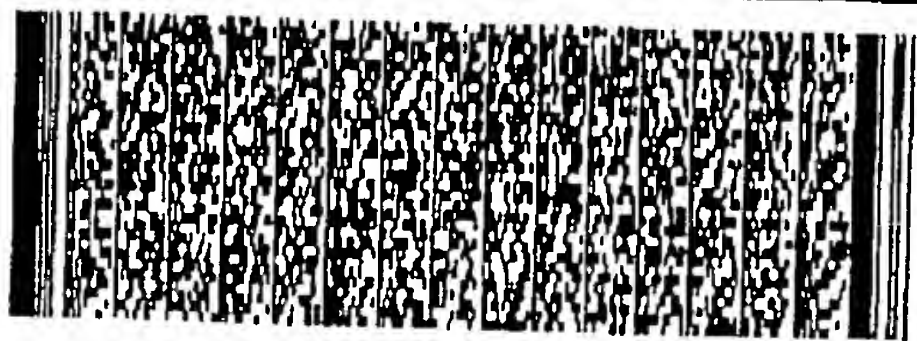
TOP 332

四、中文發明摘要 (發明之名稱：防止CMOS資料失落之方法)

一種防止CMOS資料失落之方法，利用預先備分於系統快閃BIOS ROM中部分記憶區塊之CMOS資料，在CMOS資料失落而且即便是使用者同時也忘記當初之設定組態時，系統使用者仍可使用備分資料輕易地恢復CMOS原本之設定值，而避免不必要之困擾。本發明方法步驟如下所述：在系統開機之後，即進行一般之開機自我測試；當偵測到CMOS資料失落時，則由使用者選擇將第一資料(貯存於系統快閃BIOS ROM之CMOS資料備分)或是第二資料(BIOS中預設之CMOS設定值)載入CMOS中；隨後，繼續進行未完成之開機測試；另外，並提供使用者可選擇是否將目前之CMOS資料加以備分至系統快閃BIOS ROM之中。

英文發明摘要 (發明之名稱：)

第92113657號
初審引証附件



中華民國專利公報 [19] [12]

[11]公告編號：436692

[44]中華民國 90年(2001) 05月25日
發明

全 2 頁

[51] Int.Cl⁰⁶: G06F12/16

[54]名稱：防止CMOS資料失落之方法

[21]申請案號：087114397

[22]申請日期：中華民國 87年(1998) 08月31日

[72]發明人：

李錫勳

新竹市武陵路二七一巷五十七弄二十一號六樓

[71]申請人：

神達電腦股份有限公司

新竹科學工業園區新竹縣研發二路一號

[74]代理人：洪澄文 先生
顏錦順 先生

1

2

[57]申請專利範圍：

1.一種防止CMOS資料失落之方法，以避免系統使用者在CMOS資料因故失落時無法恢復CMOS原本之設定值，其包括如下步驟：

系統開機後，即進行開機自我測試；

當偵測到CMOS資料失落時，則由使用者選擇將第一資料或是第二資料載入CMOS中；

繼續進行未完成之開機測試；

提供使用者選擇是否將目前之CMOS資料加以備分。

2.如申請專利範圍第1項所述之方法，其中，上述第一資料係指先前CMOS資料之備分，上述第二資料係指CMOS資料之預設值。

3.如申請專利範圍第1項所述之方法，其中，上述第一資料和第二資料備分係貯存於系統快閃BIOS ROM中。

4.一種防止CMOS資料失落之方法，以避免系統使用者在CMOS資料因故失

落時無法恢復其原本之設定，其包括如下步驟：

系統開機後，系統進行開機自我測試；

5.當偵測到CMOS資料失落時，則將先前貯存在系統快閃BIOS ROM中之CMOS資料備份載入CMOS中；繼續進行未完成之開機測試。

5.如申請專利範圍第4項所述之方法，其中，當偵測到CMOS資料失落時，亦可由使用者選擇直接將系統快閃BIOS ROM中之CMOS預設值載入CMOS中後，再繼續進行未完成之開機測試。

6.如申請專利範圍第4項所述之方法，其中，在進行上述未完成之開機測試時，更提供使用者選擇將目前CMOS中之資料存入快閃BIOS ROM之中而將CMOS資料加以備分。

圖式簡單說明：

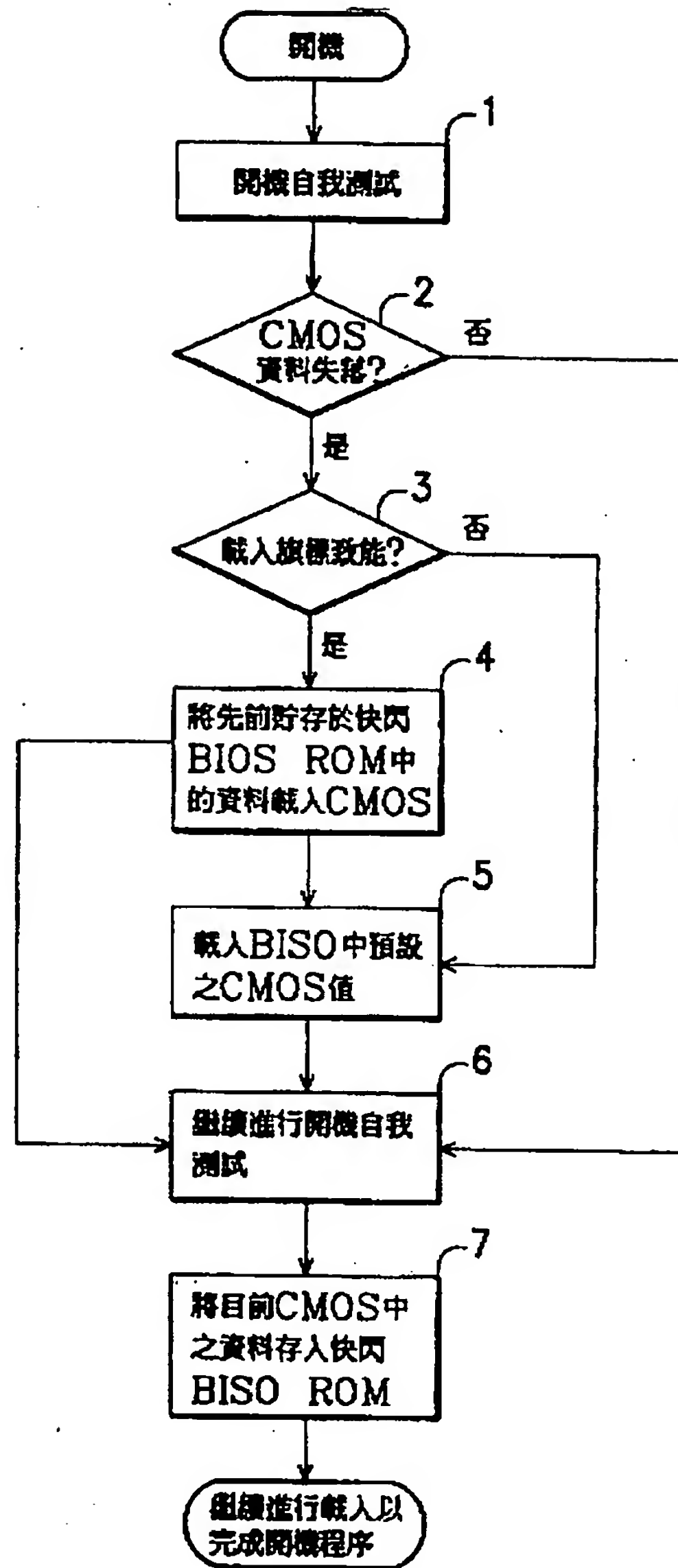
20. 第一圖係顯示依據本發明方法之一

(2)

3

4

實施例流程圖。



第一圖